|  |  |  |
| --- | --- | --- |
| Лекция №1-2 | * Функциональная схема ЭВМ * Интерфейс МП с памятью * Взаимодействие процессора с периферийными устройствами при вводе и выводе информации |  |
| Лекция №3 | * Принцип работы таймера |  |
| Лекция №4 | * Программируемый адаптер последовательного интерфейса * Последовательные интерфейсы * Обмен информацией между УСАПП и модемом * Блок управления передачей * Программирование последовательного адаптера |  |
| Лекция №5 | * Программируемый контроллер прерываний и 8259 * Назначение и структура * Основные функции контроллера * Блок схема программируемого контроллера прерываний * Принцип работы контроллера |  |
| Лекция №6 | * ПРОГРАММИРУЕМЫЙ параллельный интерфейс ввода-вывода И8255 |  |
| Лекция №7 | * Контроллер прямого доступа к памяти * Принципы работы контроллера ПДП * Блок схема КПДП * Описание внутренних регистров КПДП * программирование КПДП |  |